**南臺科技大學電子工程系「積體電路學習績優獎學金」管理要點**

民國103年9月25日系務會議通過

民國105年6月24日系務會議修正通過

民國106年1月12日系務會議修正通過

一、南臺科技大學電子工程系（以下簡稱本系）教學及學術委員會委員兼任「積體電路學習績優獎學金」管理委員會委員，本系系主任擔任召集人。

二、本項獎學金用於鼓勵本系同學認真學習IC設計、應用及故障分析等相關課程、參與相關競賽及晶片設計。

三、獎學金發放的範圍如下：

(ㄧ) IC設計及故障分析相關課程：VLSI設計實務、積體電路實體設計、類比電路佈局技術、半導體元件及物理(一)、半導體元件及物理(二)、VLSI分析與模擬及VLSI製程技術。頒給各班第一名5000元、第二名3000元、第三名2000元獎學金。前述獎勵課程得由管理委員會視開課情況調整之。

(二) 鼓勵同學參加IC設計相關競賽：

1. 奇景盃佈局設計競賽，獲競賽完成獎者，每隊頒發3000元獎勵金。

2. 教育部IC設計競賽，進入決賽，每隊頒發3000元獎勵金。

3. 其他IC相關競賽，由管理委員會視實際情況給予獎勵。

(三) 教育性晶片通過CIC審核、下線且完成之晶片經測試功能正常者，發3000元獎學金。

(四) 施行細則若有變更，得依第一點完成之。